

Problema 8.6 (Portas CMOS convencionais)

Apresentar o esquema de uma porta CMOS convencional (com estrutura complementar) para realizar a função $Y = A + B \cdot (C + D)$.

Se $\mu_n = 2.5 \mu_p$, e se no inversor da família a que a porta pertence o transistor NMOS tiver dimensões $W/L = 2 \mu\text{m}/1.2 \mu\text{m}$, determinar as dimensões dos transistores da porta.